Rec'd PCT/PTO 29 DEC 2004

10/520015 PCT/JP03/13037

10, 10.03

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application:

2002年11月 8日

REC'D 27 NOV 2003

WIPO

PCT

出 願 番 号

Application Number:

特願2002-325672

[ST. 10/C]:

[JP2002-325672]

出 願 人
Applicant(s):

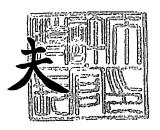
株式会社村田製作所

PRIORITY DOCUMENT SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH

RULE 17.1(a) OR (b)

特許庁長官 Commissioner, Japan Patent Office 2003年11月14日





【書類名】

特許願

【整理番号】

32-1112

【提出日】

平成14年11月 8日

【あて先】

特許庁長官 殿

【国際特許分類】

H03H 9/70

H03H 9/25

【発明者】

【住所又は居所】

京都府長岡京市天神二丁目26番10号 株式会社村田

製作所内

【氏名】

河村 秀樹

【特許出願人】

【識別番号】

000006231

【氏名又は名称】 株式会社村田製作所

【代理人】

【識別番号】

100080034

【弁理士】

【氏名又は名称】 原 謙三

【電話番号】

06-6351-4384

【手数料の表示】

【予納台帳番号】

003229

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 0014717

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 分波器

【特許請求の範囲】

【請求項1】

少なくとも一対の対向する電極で挟まれている少なくとも1層の圧電薄膜を有する圧電共振子が、基板の開口部若しくは凹部上に、梯子型に配置されている送信側フィルタ及び受信側フィルタを備え、該送信側フィルタと該受信側フィルタとをアンテナ端子に並列接続してなる分波器であって、

前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する 圧電共振子とが互いに異なる構造を有することを特徴とする分波器。

【請求項2】

前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する 圧電共振子とは、基板の開口部若しくは凹部上に、互いに異なる絶縁膜を有する ことを特徴とする請求項1に記載の分波器。

【請求項3】

前記受信側フィルタを構成する圧電共振子の絶縁膜がSiO2からなることを 特徴とする請求項2に記載の分波器。

【請求項4】

前記受信側フィルタを構成する圧電共振子の絶縁膜が、圧電薄膜に近い方から順に SiO_2 、 Al_2O_3 の2層からなることを特徴とする請求項2に記載の分波器。

【請求項5】

前記受信側フィルタを構成する圧電共振子の絶縁膜が、圧電薄膜に近い方から順にSiO₂、AlNの2層からなることを特徴とする請求項2に記載の分波器。

【請求項6】

前記送信側フィルタを構成する圧電共振子の絶縁膜が、圧電薄膜に近い方から順にAlN、 SiO_2 の2層からなることを特徴とする請求項2ないし5のいずれか1項に記載の分波器。

【請求項7】

前記送信側フィルタを構成する圧電共振子の絶縁膜が、圧電薄膜に近い方から順に $A1_2O_3$ 、 SiO_2 の2層からなることを特徴とする請求項2ないし5のいずれか1項に記載の分波器。

【請求項8】

前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する 圧電共振子とは、互いに異なる圧電膜を有することを特徴とする請求項1ないし 7のいずれか1項に記載の分波器。

【請求項9】

前記送信側フィルタを構成する圧電共振子の圧電膜はAINからなり、前記受信側フィルタを構成する圧電共振子の圧電膜はZnOからなることを特徴とする請求項8に記載の分波器。

【請求項10】

前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する 圧電共振子とは、電極の材料が互いに異なることを特徴とする請求項1ないし9 のいずれか1項に記載の分波器。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

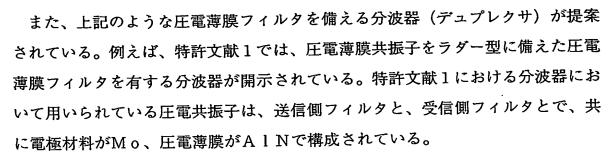
本発明は、通信装置等に用いられる、圧電薄膜共振子を有するフィルタを備える分波器に関するものである。

[0002]

【従来の技術】

近年、弾性バルク波を用いる圧電薄膜フィルタが開発されている。上記圧電薄膜フィルタは、小型かつ軽量であり、耐振性や耐衝撃性に優れ、製品のバラツキが少なく信頼性に富んでおり、回路の無調整化が図れるため、実装の自動化、簡略化が図れ、その上、高周波化を図っても、製造が容易という優れた各特性を有している。

[0003]



[0004]

【特許文献1】

特開2001-24476号公報

[0005]

【発明が解決しようとする課題】

しかしながら、分波器において、送信側フィルタと、受信側フィルタとでは求められる特性が異なる。つまり、同じ構造の圧電薄膜共振子は、送信側フィルタと、受信側フィルタとのどちらか一方のみにしか最適化されていない。上記特許文献1では、送信側フィルタ、受信側フィルタの両方が同じ構造を有しているため、送信側、受信側のそれぞれにおいて最適な特性を有する分波器を構成することができないという問題がある。

[0006]

本発明は上記の問題点に鑑みなされたものであり、その目的は、送信側フィルタおよび受信側フィルタの構成を最適化した、良好な特性を有する分波器を提供することにある。

[0007]

【課題を解決するための手段】

本発明の分波器は、上記の課題を解決するために、少なくとも一対の対向する 電極で挟まれている少なくとも1層の圧電薄膜を有する圧電共振子が、基板の開 口部若しくは凹部上に、梯子型に配置されている送信側フィルタ及び受信側フィ ルタを備え、該送信側フィルタと該受信側フィルタとをアンテナ端子に並列接続 してなる分波器であって、前記送信側フィルタを構成する圧電共振子と、前記受 信側フィルタを構成する圧電共振子とが互いに異なる構造を有することを特徴と している。



また、本発明の分波器は、上記の構成に加えて、前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する圧電共振子とは、基板の開口部若しくは凹部上に、互いに異なる絶縁膜を有することが好ましい。

[0009]

上記の構成によれば、送信側フィルタと受信側フィルタとで互いに異なる構造 の圧電共振子を有しているので、送信側フィルタおよび受信側フィルタのそれぞ れにおいて最適な特性を有する分波器を提供することができる。

[0010]

本発明の分波器では、前記受信側フィルタを構成する圧電共振子の絶縁膜がSiO2からなることが好ましい。

[0011]

本発明の分波器では、前記受信側フィルタを構成する圧電共振子の絶縁膜が、 圧電薄膜に近い方から順に SiO_2 、 Al_2O_3 の2層からなることが好ましい。

[0012]

本発明の分波器では、前記受信側フィルタを構成する圧電共振子の絶縁膜が、 圧電薄膜に近い方から順にSiO₂、AlNの2層からなることが好ましい。

[0013]

本発明の分波器では、前記送信側フィルタを構成する圧電共振子の絶縁膜が、 圧電薄膜に近い方から順にAlN、SiO2の2層からなることが好ましい。

[0014]

本発明の分波器では、前記送信側フィルタを構成する圧電共振子の絶縁膜が、 圧電薄膜に近い方から順にAl₂O₃、SiO₂の2層からなることが好ましい。

[0015]

本発明の分波器では、前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する圧電共振子とは、互いに異なる圧電膜を有することが好ましい。

[0016]

本発明の分波器では、前記送信側フィルタを構成する圧電共振子の圧電膜はA

1 Nからなり、前記受信側フィルタを構成する圧電共振子の圧電膜は Z n Oから なることが好ましい。

[0017]

本発明の分波器では、前記送信側フィルタを構成する圧電共振子と、前記受信 側フィルタを構成する圧電共振子とは、電極の材料が互いに異なることが好まし V20

[0018]

【発明の実施の形態】

〔実施の形態 1〕

本発明の実施の一形態について、図1ないし図4に基づいて説明すれば、以下 の通りである。本実施の形態では、送信帯域が1850~1910MHz、受信 帯域が1930~1990MHzであるデュプレクサについて説明する。

$[0\ 0\ 1\ 9\]$

本実施の形態にかかるデュプレクサ(分波器)は、図1に示すように、送信端 子1、受信端子2、アンテナ端子3を備えている。上記デュプレクサは、アンテ ナ端子3と送信側端子1との間に設けられた送信側フィルタ5、アンテナ端子3 と受信側端子2との間に設けられた受信側フィルタ6、およびアンテナ端子3と 受信側フィルタ6との間に設けられた整合回路7を備えている。つまり、上記デ ュプレクサは、送信側フィルタ5と該受信側フィルタ6とをアンテナ端子3に並 列接続している。また、アンテナ端子3と送信側フィルタ5との間には、キャパ シタンス8を備えている。上記送信側フィルタ5と受信側フィルタ6とは、互い に通過帯域が相違するように設定されている。

[0020]

上記送信側フィルタ5は、直列共振子11a、11bおよび並列共振子12a 、12bをラダー型に備えている。また、上記並列共振子12a、12bは、イ ンダクタンス13a、13bを介して接地されている。上記インダクタンス13 a、13bにより、上記送信側フィルタ5の通過帯域を伸長させることができる

[0021]

0

上記受信側フィルタ6は、直列共振子21a、21b、21cおよび並列共振 子22a、22b、22c、22dをラダー型に備えている。また、上記並列共 振子22a、22b、22c、22dは接地されている。

[0022]

上記整合回路7は、直列に接続されたインダクタンス71と並列に接続された キャパシタンス72、73を備えている。

[0023]

本実施の形態において、上記送信側フィルタ5および受信側フィルタ6に備え られている各共振子は、圧電材料からなる薄膜(圧電薄膜)と、該圧電薄膜を挟 み込むとともに対向している電極とを備える圧電共振子である。

[0024]

以下、送信側フィルタが相対的に低い周波数特性を有し、受信側フィルタが相 対的に高い周波数特性を有する場合において、上記送信側フィルタ5、受信側フ ィルタ6に求められている特性を説明する。

[0025]

送信側フィルタ5は、大きな電力が印加される。そのため、該送信側フィルタ 5に用いられている各共振子は、Q値が高いことが好ましい。このQ値は、共振 子における機械的な振動の損失を示すものである。このQ値が小さいと、共振子 における機械的な振動の損失が増加するため、この損失が熱となって共振子が発 熱し、その結果共振子の短寿命化につながる。さらには、送信側フィルタ5の短 寿命化にもつながる。上記Q値は、共振子の構造にも依存し、さらには共振子に 用いられる材料の弾性損失が小さいほど大きくなる。各材料の弾性損失は周波数 等にも依存するため、具体的な値について言及することは難しいが、表面波デバ イス等でよく用いられる伝搬損失がひとつの目安になる。つまり、共振子のQ値 は、共振子に用いられる材料の伝搬損失が小さいほど大きくなると考えられる。

[0026]

上記送信側フィルタ5の各共振子には、熱伝導性の高い材料が用いられること が好ましい。これは、熱伝導性が低いと、放熱性が悪いことにより、共振子が加 熱され、共振子の短寿命化につながるからである。

[0027]

上記送信側フィルタ 5 の各共振子の電気機械結合係数 k^2 (実効的な結合係数 k^2_{eff}) は、 $3\sim4$ %程度であることが好ましい。これは、 k^2_{eff} が小さくても、外部回路(例えば、伸長インダクタンス)によって通過帯域を或る程度低周波側に広げることができるためである。また、上記 k^2_{eff} は、5 %以上なると、高周波側のroll-off特性(送信側の通過帯域 $1910\,MHz$ から受信側の通過帯域 $1930\,MHz$ にかけての減衰の急峻さ)は劣化する。圧電薄膜の材料に k^2 の大きな材料を用いれば、共振子の k^2_{eff} も大きくなる。また、 k^2_{eff} は、共振子の構造にも依存する。

[0028]

受信側フィルタ6は、外部回路によって低周波側に通過帯域を広げると、送信側フィルタ5と干渉してしまう。また、外部回路によって高周波側に通過帯域を広げることができない。そのため、受信側フィルタ6では、 k^2_{eff} の大きな共振子を用いて、外部回路の補助も用いずに所定量のフィルタ帯域を確保する必要がある。

[0029]

上記の特性を有する送信側フィルタ5の圧電共振子、および受信側フィルタ6 の圧電共振子の構造について、図2、図3に基づいてより詳細に説明する。

[0030]

図2に示すように、送信側フィルタ5の共振子は、シリコン(Si)からなる支持基板(基板)32、その支持基板32の上に形成されている絶縁膜31を備えている。さらに、支持基板32は、支持基板32を厚さ方向に貫通し、他方の絶縁膜31まで達する開口部(空洞部)を備えている。また、この絶縁膜31上には、順に、下部電極(電極)33、圧電薄膜34、および上部電極(電極)35を備えている。上記絶縁膜31はダイヤフラムを形成している。このダイヤフラムは、上記開口部(空洞部)に面している。

[0031]

また、図3に示すように、受信側フィルタ6の共振子は、シリコン (Si)からなる支持基板(基板) 42、その支持基板42上に形成されている絶縁膜41

を備えている。さらに、支持基板42は、支持基板42を厚さ方向に貫通し、絶 縁膜41まで達する開口部(空洞部)を備えている。また、この絶縁膜41上に は、順に、下部電極43、圧電薄膜44、および上部電極45を備えている。

[0032.]

上記絶縁膜41はダイヤフラムを形成している。このダイヤフラムは、上記開 口部(空洞部)に面している。

[0033]

本実施の形態では、送信側フィルタ5の各共振子と、受信側フィルタ6の各共 振子とで、圧電薄膜の種類を異ならせている。送信側フィルタ5の各共振子の圧 電薄膜34にはAIN、絶縁膜31にはSiO2、下部電極33および上部電極 35にはAu/Tiを用いている。また、受信側フィルタ6の各共振子の圧電薄 膜45には2n0、絶縁膜41にはSiO2、下部電極43および上部電極45 にはAu/Tiを用いている。

[0034]

上記送信側フィルタ5の各共振子についてより詳細に説明する。AINは、Z n Oよりも、熱伝導性がよく、弾性損失が小さい。また、電気機械結合係数は小 さい(k_t=0.23、熱伝導率W/(m·℃)=150)。したがって、送信 側フィルタ5の各共振子は、受信側フィルタ6の各共振子よりもQ値が高く、放 熱性の良くすることができる。

[0035]

また、上記送信側フィルタ5の各共振子では、SiO2からなる絶縁膜31を 用いているため、AlNからなる圧電薄膜34との温度係数が逆となっている。 そのため、圧電薄膜34と絶縁膜31とで互いに温度変化を打ち消し合い、上記 送信側フィルタ5の各共振子における温度特性を向上させることができる。

[0036]

また、A1Nは、ZnOに比べて音速が大きいため、ZnOを用いた共振子と 同等の周波数を得ようとすると、ダイヤフラムの膜厚を厚くするか、密度の大き い電極材料を用いる必要がある。AlNの膜厚を厚くした場合には、共振子の容 量 (C₀) を所定の値にするために上部電極33および下部電極35が重なる部

分(振動部分)の面積を増やすことになり、素子サイズが大きくなる。一方で、 必要がある。ただし、上部電極33および下部電極35の少なくとも一方に、密 度が8g/cm3以上の金属(例えば、Au:19.3、Pt:21.45、N i:8.9、Mo:10.4等)と用いることにより、上部電極33あるいは下 部電極35の面積を増やすことなく所定の周波数を得ることができる。

[0037]

上記受信側フィルタ6の各共振子についてより詳細に説明する。ZnOは、A $1\,\mathrm{N}$ よりも電気機械結合係数が大きい(k_t =0.30)。したがって、受信側 フィルタ 6 の各共振子では、 k^2_{eff} を大きくすることができる。なお、Z n O は 、AINよりも熱伝送率は低い(熱伝導率W/(m・℃)=4)。

[0038]

また、上記受信側フィルタ6の各共振子では、SiO2からなる絶縁膜41を 用いているため、ZnOからなる圧電薄膜44との温度係数が逆となっている。 そのため、圧電薄膜44と絶縁膜41とで互いに温度変化を打ち消し合い、上記 受信側フィルタ6の各共振子における温度特性を向上させることができる。

[0039]

また、上記送信側フィルタ5の各共振子では、圧電薄膜34に k^2 の小さいA $1\,\mathrm{N}$ を用いているため、前記受信側フィルタに比べ共振子の $\,\mathrm{k}^{\,2}_{\mathrm{eff}}$ は小さくなる 。この場合、図1に示すように送信側フィルタ5の並列共振子12a、12bに は、インダクタンス13a、13bが接続されているので、通過帯域を低域側に 広げることができ、所望の帯域幅を得ることができる。

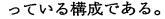
[0040]

[実施の形態2]

本発明の他の実施の形態について図4ないし図8に基づいて説明すれば、以下 の通りである。なお、説明の便宜上、前記実施の形態1にて示した各部材と同一 の機能を有する部材には、同一の符号を付記し、その説明を省略する。

[0041]

本実施の形態では、受信側フィルタ6の各共振子における絶縁膜41が、図4 に示すように、基板42上から順に、絶縁膜41a、絶縁膜41bの2層からな



[0042]

本実施の形態では、上記絶縁膜 41a を $A1_2O_3$ 、上記絶縁膜 41b を SiO_2 とすることが好ましい。この構成では、ZnO からなる圧電薄膜 44 と、 SiO_2 からなる絶縁膜 41b とでは圧縮応力がかかり、 $A1_2O_3$ からなる絶縁膜 41a では引っ張り応力がかかる。これにより、ダイヤフラムの強度を安定させることができる。

[0043]

[0044]

上記の構成では、 k^2_{eff} を大きくすることができる。これは、上記絶縁膜 41 b の S i O_2 の音響インピーダンスが 1 . 3×1 0^7 (N · s / m^3) であり、圧電薄膜 4 4 の 2 n O (3 . 5×1 0^7 (N · s / m^3))、絶縁膜 4 1 a である A 1_2O_3 (3 . 9×1 0^7 (N · s / m^3))、A 1 N (3 . 5×1 0^7 (N · s / m^3)) よりも小さいためである。つまり、圧電薄膜 4 4 と絶縁膜 4 1 b との界面での音波の反射が大きく、圧電薄膜 4 4 に音波のエネルギーが集中するため、 k^2_{eff} を大きくすることができる。図 5 の振動の変位図に示すように、圧電薄膜 4 4 の 2 n O における振動の変位のほうが、絶縁膜 4 1 b の S i O_2 における振動の変位より大きくなっていることがわかる。

[0045]

上記圧電薄膜 4.4 、 $A.1_2O_3$ からなる絶縁膜 4.1 a 、 $S.iO_2$ からなる絶縁膜 4.1 b の膜厚は、図 6 に示すように、 $k.2_{eff}$ が大きくなるという観点からは、圧 電薄膜 4.4 の膜厚: $(A.1_2O_3$ からなる絶縁膜 4.1 a の膜厚 $+.S.iO_2$ からなる 絶縁膜 4.1 b の膜厚)の膜厚比が、 $0.7\sim1.3$ であることが好ましい。 さら

に、図7に示すように、Q値が大きくなるという観点では、 $0.6 \sim 0.8$ となることが好ましい。また、図8に示すように、周波数温度変化率(TCF)の絶対値が小さくなるという観点では、絶縁膜41a($A1_2O_3$):絶縁膜41b(SiO_2)が1以上であることが好ましい。ただし、絶縁膜41aの割合が極端に少なくなると応力バランスの問題が生じるため、絶縁膜41a($A1_2O_3$):絶縁膜41b(SiO_2)が1以上、3以下であることがより好ましい。

[0046]

なお、上記図 $6\sim8$ では、圧電薄膜44にZnO、絶縁膜41aに $A1_2O_3$ 、絶縁膜41bにSiO2用いている。また、圧電薄膜44を挟み込む上部電極43、下部電極45にA1を用い、膜厚を180nmとしている。上記の条件で、絶縁膜41b(SiO2)と絶縁膜41a($A1_2O_3$)との膜厚比を $3:1\sim1:3$ まで変化させたときの計算結果を示している。各膜厚の絶対量は、共振子の周波数帯を1900MHzになるようにすることにより決定している。

[0047]

〔実施の形態3〕

本発明のさらに他の実施の形態について図9ないし図17に基づいて説明すれば、以下の通りである。なお、説明の便宜上、前記実施の形態1および実施の形態2にて示した各部材と同一の機能を有する部材には、同一の符号を付記し、その説明を省略する。

[0048]

本実施の形態では、送信側フィルタ5の各共振子における絶縁膜31が、図9に示すように、基板32上から順に、絶縁膜31a、絶縁膜31bの2層からなる構成である。

[0049]

本実施の形態では、絶縁膜31aを SiO_2 、上記絶縁膜31bをA1Nとすることが好ましい。この場合に、A1Nは熱伝導性に優れるため、素子の放熱性を向上させることができる。これにより、素子の高耐電力化、長寿命化、信頼性向上を図ることができる。

[0050]

また、本実施の形態では、絶縁膜 31 a を S i O_2 、絶縁膜 31 b を $A1_2O_3$ としてもよい。この構成では、S i O_2 からなる絶縁膜 31 a では圧縮応力がかかり、 $A1_2O_3$ からなる絶縁膜 31 b では引っ張り応力がかかる。これにより、ダイヤフラムの強度を安定させることができる。

[0051]

上記の構成では、TCF(周波数温度変化率)の絶対値を小さくすることができる。これは、圧電薄膜 3 4 あるいは絶縁膜 3 1 b に用いられる 2 n O、A 1 2 O3、A 1 N0 温度係数が負である(温度上昇によって周波数が低下する)のに対して、絶縁膜 3 1 a に用いられる S i O2の温度係数が正となっているからである。また、図 1 0 の振動の変位図(ここでは、圧電薄膜 3 4 に 2 n O を用いている)に示すように、圧電薄膜 3 4 0 2 n O における振動の変位が、絶縁膜 3 1 a 0 S i O2の温度係数の影響を強く受け、共振子全体の T C F を正の方向にシフトする(ゼロに近づく)からであると考えられる。

[0052]

上記圧電薄膜 34、SiO2からなる絶縁膜 31a、Al2O3からなる絶縁膜 31bを用いた場合、絶縁膜 31a、絶縁膜 31bの膜厚は、図11aよび図12に示すように、 k^2 effが大きくなるという観点およびQ値が大きくなるという観点からは、圧電薄膜 34の膜厚に対する依存が小さく、特に限定されるものではないが、圧電薄膜 34の膜厚:(SiO2からなる絶縁膜 31aの膜厚+Al2O3からなる絶縁膜 31bの膜厚)の膜厚比が、 $0.7\sim1.2$ であることが好ましい。また、図13に示すように、周波数温度変化率(TCF)の絶対値が小さくなるという観点では、絶縁膜 31a(SiO2):絶縁膜 31b(Al2O3)が 1以上であることが好ましい。ただし、絶縁膜 31a(SiO2)の割合が極端に少なくなると応力バランスの問題が生じるため、絶縁膜 31a(SiO2):絶縁膜 31b(Al2O3)が 1以上、3以下であることがより好ましい。

[0053]

なお、上記図11~13では、圧電薄膜34にZnO、絶縁膜31aにSiO 2、絶縁膜31bにAl₂O₃用いている。また、圧電薄膜34を挟み込む上部電 極33、下部電極35にAlを用い、膜厚を180nmとしている。上記の条件 で、絶縁膜 3~1~b ($A~1~2O_3$) と絶縁膜 3~1~a ($S~i~O_2$) との膜厚比を 3~:1~a $\sim 1:3$ まで変化させたときの計算結果を示している。各膜厚の絶対量は、共振子の周波数帯を 1~9~0~0~MH~z になるようにすることにより決定している。

[0054]

また、図14に示すように、受信側フィルタを、2つの直列共振子と3つの並列共振子で構成してもよい。図15に示すように、送信側フィルタにおいて送信側端子側に直列に共振子を追加し、整合回路の構成を2つの直列のインダクタンスと1つの並列のキャパシタンスとし、さらにキャパシタンス8を省いてもよい。図16に示すように、図14における送信側フィルタにおいて、直列共振子をそれぞれ2つの直列共振子に置き換えてもよい。

[0055]

また、上記送信側フィルタ5および受信側フィルタ6における各共振子の変形例を図17に基づいて説明する。図17に示すように、上記共振子は、基板52に形成された凹部56上に、その周縁で吊られた絶縁膜51を備えている。そして絶縁膜51上には、下部電極53、圧電薄膜54、上部電極55が形成されている。この構成においても、上記の送信側フィルタ5および受信側フィルタ6における圧電薄膜、絶縁膜の構成を適用することにより、上記と同様の効果を得ることができる。

[0056]

また、送信側フィルタ5と、受信側フィルタ6との共振子において、材料が同じで、積層順序のみを代えた構成にした場合、同じ成膜装置を使用することができ、コストを削減することができる。

[0057]

 ィルタ6とにおける挿入損失の周波数特性を図18、19に示す。これら図18、19からわかるように、送信側フィルタ5では、並列共振子にインダクタンスを接続しているため、 k^2 effが小さいにも関わらず帯域幅を低域側に広げることができる。これに対して、受信側フィルタ6では、 k^2 effを大きくしているため、帯域幅を大きくすることができる。図19からわかるとおり、3.5 d B 落ちの帯域幅を、送信側フィルタ5では80 MH 2、受信側フィルタ6では68 MH 2 確保することができる。

[0058]

比較例として、受信側フィルタ6において、圧電薄膜44にZnO、絶縁膜41 aに SiO_2 、絶縁膜41 bにA1Nを用いた共振子を使用することにより、Q値を700、 k_2 を2.9%の特性値とした場合には、図20、21に示すように、受信側フィルタ6の3.5 d B落ちの帯域幅は36 MH z しか確保することができない。

[0059]

本発明は上述した各実施形態に限定されるものではなく、請求項に示した範囲で種々の変更が可能であり、異なる実施形態にそれぞれ開示された技術的手段を 適宜組み合わせて得られる実施形態についても本発明の技術的範囲に含まれる。

[0060]

【発明の効果】

以上のように、本発明の分波器は、少なくとも一対の対向する電極で挟まれている少なくとも1層の圧電薄膜を有する圧電共振子が、基板の開口部若しくは凹部上に、梯子型に配置されている送信側フィルタ及び受信側フィルタを備え、該送信側フィルタと該受信側フィルタとをアンテナ端子に並列接続してなる分波器であって、前記送信側フィルタを構成する圧電共振子と、前記受信側フィルタを構成する圧電共振子とが互いに異なる構造を有する構成である。

[0061]

上記の構成によれば、送信側フィルタと受信側フィルタとで互いに異なる構造 の圧電共振子を有しているので、送信側フィルタおよび受信側フィルタのそれぞ れにおいて最適な特性を有する分波器を提供することができるという効果を奏す る。

【図面の簡単な説明】

【図1】

本発明の実施の一形態に係るデュプレクサの回路図である。

【図2】

上記デュプレクサにおける送信側フィルタの共振子の構造を示す概略の断面図 である。

【図3】

上記デュプレクサにおける受信側フィルタの共振子の構造を示す概略の断面図 である。

【図4】

本発明の実施の他の形態にかかる受信側フィルタの共振子の構造を示す概略の断面図である。

【図5】

図4の共振子の一例における各層の振動の変位を示したグラフである。

【図6】

図4の共振子における k^2 effと膜厚比との関係を示すグラフである。

【図7】

図4の共振子におけるQ値と膜厚比との関係を示すグラフである。

【図8】

図4の共振子におけるTCFと膜厚比との関係を示すグラフである。

【図9】

本発明の実施の他の形態に係る送信側フィルタにおける共振子の構造を示す概略の断面図である。

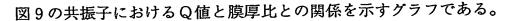
【図10】

図9の共振子の一例における各層の振動の変位を示したグラフである。

【図11】

図9の共振子における k^2 effと膜厚比との関係を示すグラフである。

【図12】



【図13】

図9の共振子におけるTCFと膜厚比との関係を示すグラフである。

【図14】

上記デュプレクサの変形例を示す回路図である。

【図15】

上記デュプレクサの他の変形例を示す回路図である。

【図16】

上記デュプレクサのさらに他の変形例を示す回路図である。

【図17】

上記送信側フィルタおよび受信側フィルタにおける共振子の変形例を示す概略 の断面図である。

【図18】

本発明の他の実施の形態にかかる送信側フィルタと受信側フィルタとにおける 挿入損失の周波数特性を示すグラフである。

【図19】

本発明の他の実施の形態にかかる送信側フィルタと受信側フィルタとにおける 挿入損失の周波数特性を示すグラフである。

【図20】

比較例の送信側フィルタと受信側フィルタとにおける挿入損失の周波数特性を 示すグラフである。

【図21】

比較例の送信側フィルタと受信側フィルタとにおける挿入損失の周波数特性を 示すグラフである。

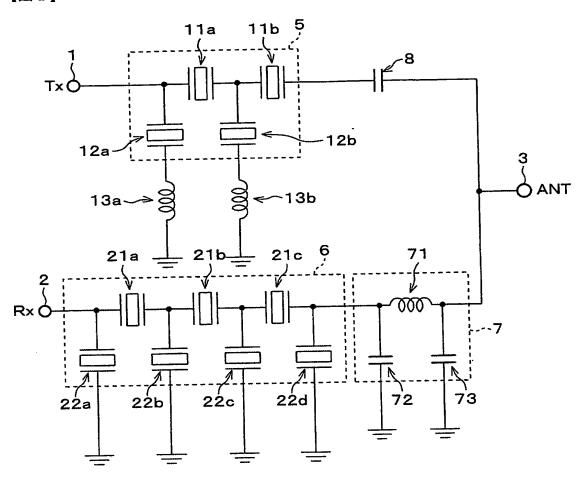
【符号の説明】

- 1 送信端子
- 2 受信端子
- 3 アンテナ端子
- 5 送信側フィルタ

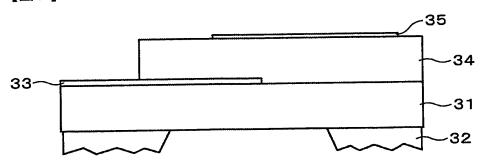
- 6 受信側フィルタ
- 11a、11b 直列共振子
- 12a、12b 並列共振子
- 13a、13b インダクタンス
- 2 1 a ~ 2 1 c 直列共振子
- 2 2 a ~ 2 2 d 並列共振子
- 3 1 絶縁膜
- 32 支持基板(基板)
- 33 下部電極(電極)
- 3 4 圧電薄膜
- 35 上部電極(電極)
- 4 1 絶縁膜
- 42 支持基板(基板)
- 43 下部電極(電極)
- 4 4 圧電薄膜
- 45 上部電極(電極)

【書類名】 図面

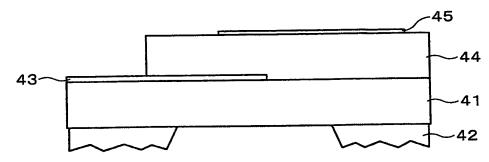
【図1】



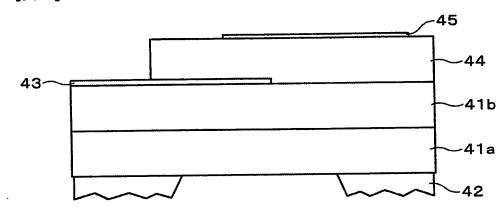
【図2】



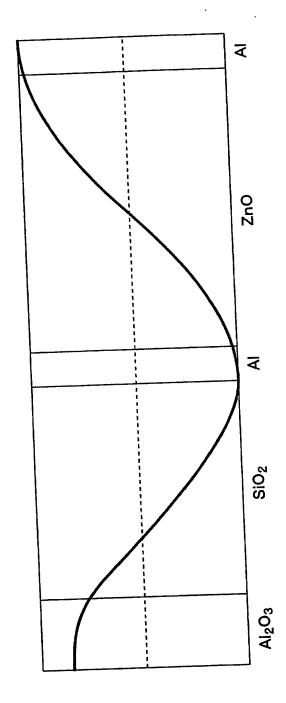




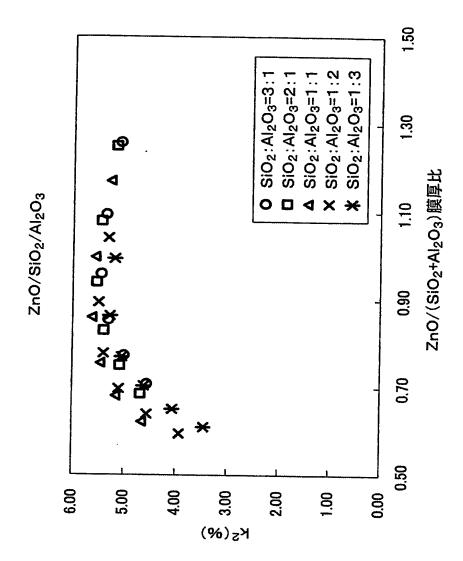
【図4】



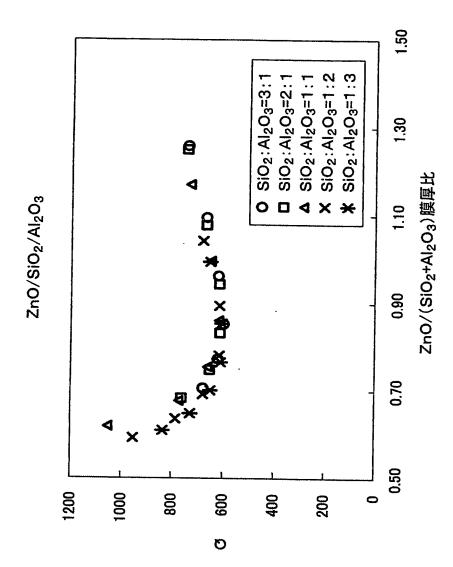
【図5】



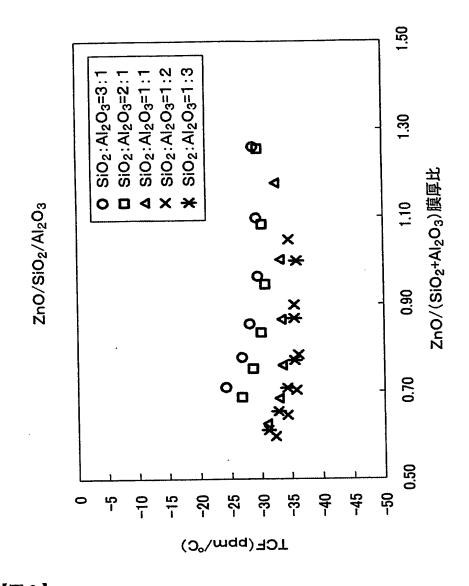
【図6】



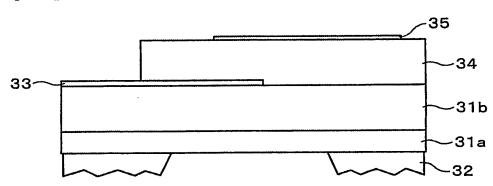
【図7】



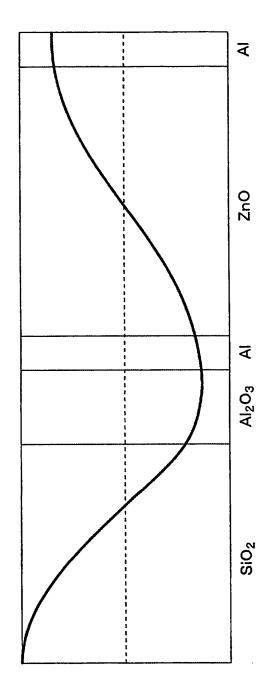
【図8】



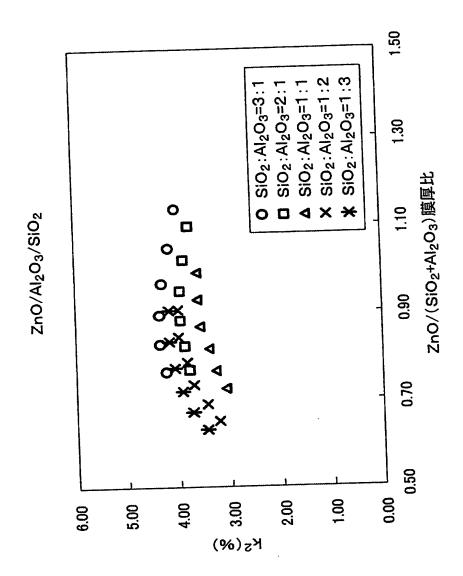
【図9】



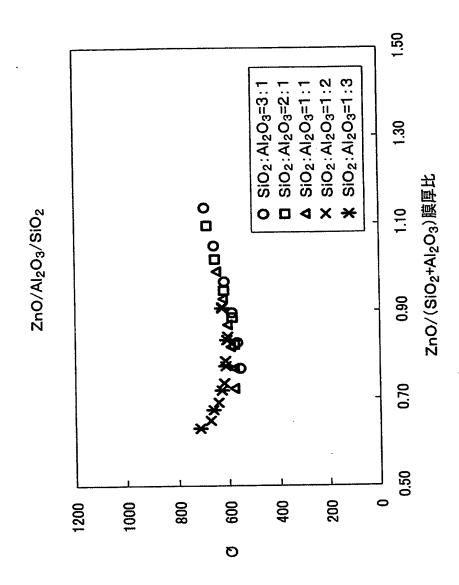
【図10】



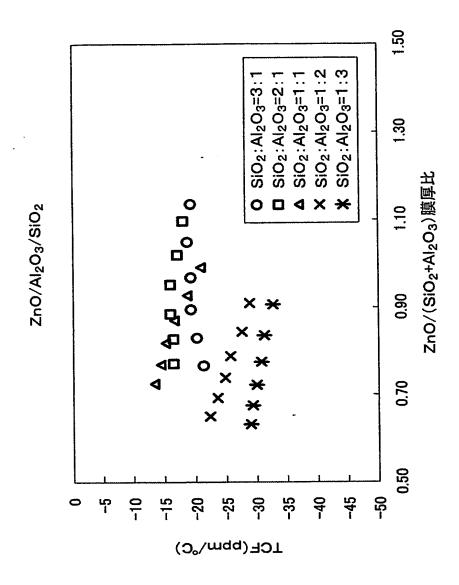
【図11】



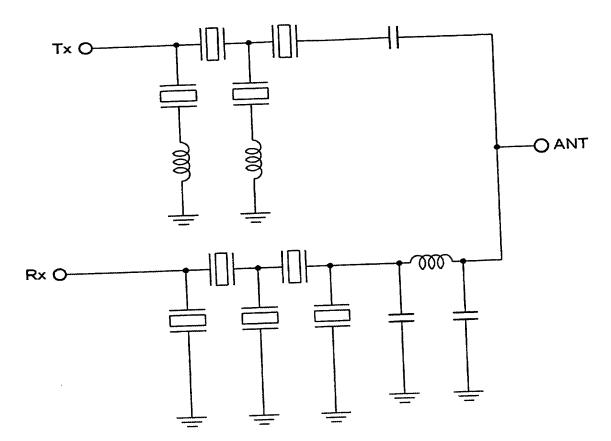
【図12】



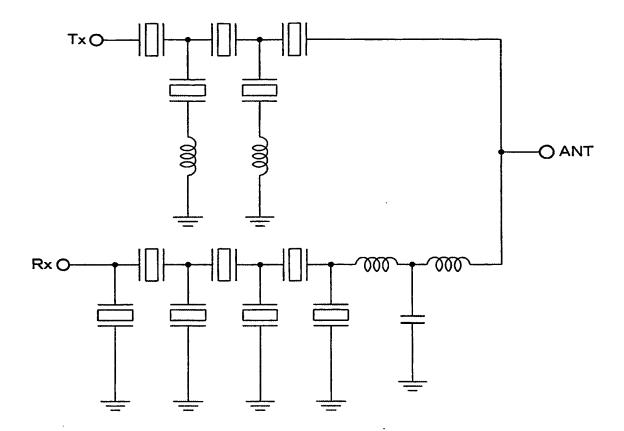
【図13】



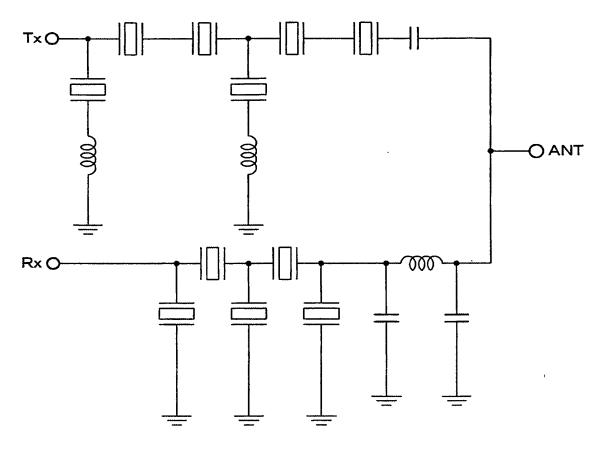




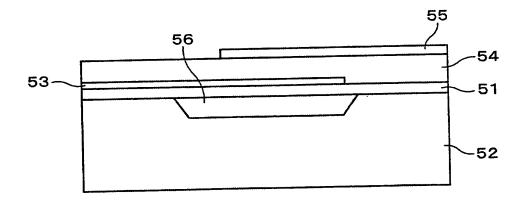
【図15】



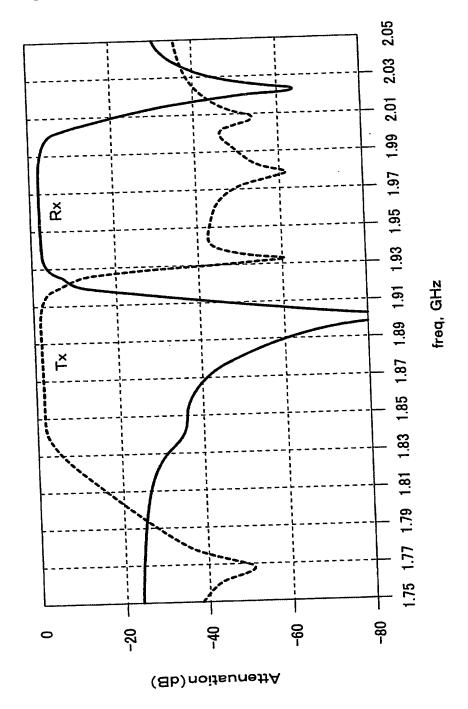




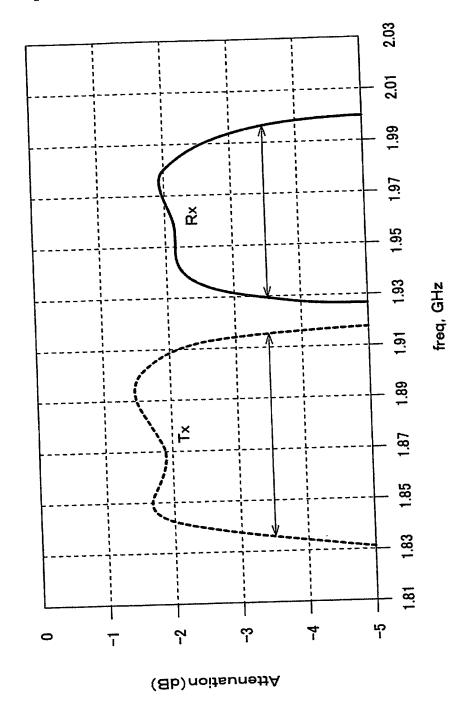
【図17】



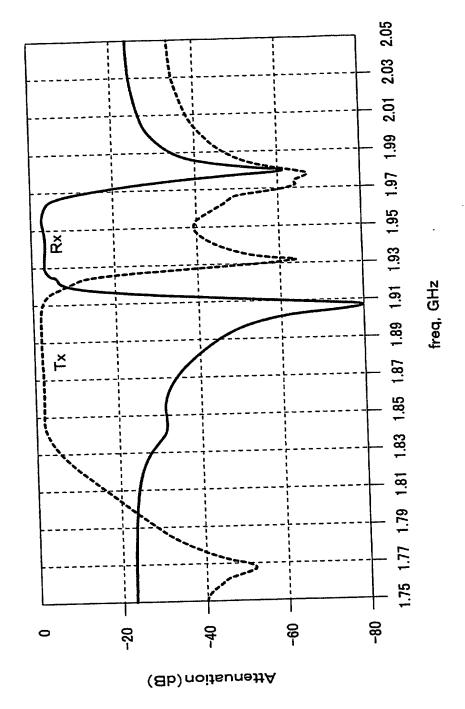
【図18】



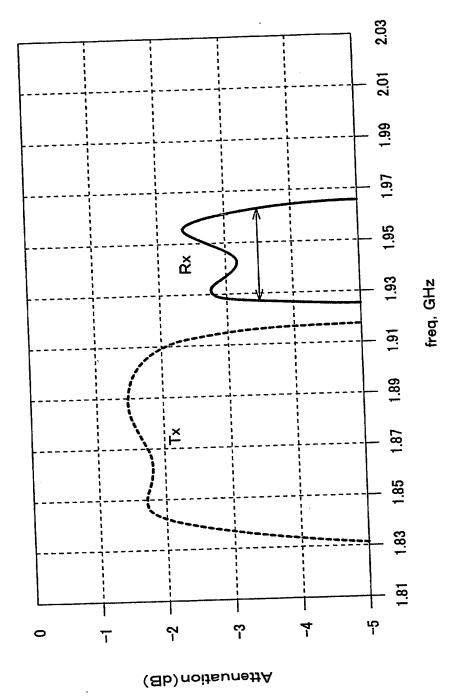
【図19】



【図20】







【書類名】 要約書

【要約】

【課題】 送信側フィルタおよび受信側フィルタの構成を最適化した、良好な特性を有する分波器を提供する。

【解決手段】 対向する電極で挟まれている圧電薄膜を有する圧電共振子11a、11b、12a、12b、21a~21c、22a~22dが、基板の開口部若しくは凹部上に、梯子型に配置されている送信側フィルタ5及び受信側フィルタ5を備え、該送信側フィルタ5と該受信側フィルタ6とをアンテナ端子3に並列接続している。前記送信側フィルタ5を構成する圧電共振子11a、11b、12a、12bと、前記受信側フィルタ6を構成する圧電共振子21a~21c、22a~22dとを互いに異ならせる。

【選択図】 図1

特願2002-325672

出 願 人 履 歴 情 報

識別番号

[000006231]

1. 変更年月日

1990年 8月28日

[変更理由]

新規登録

住 所

京都府長岡京市天神二丁目26番10号

氏 名 株式会社村田製作所